

Elektrotehnički fakultet u Beogradu
Odsek za elektroniku
Predmet: NAMENSKI RAČUNARSKI SISTEMI
1. domaći rad: 04.12.2006. u 10:15^h

Ime i prezime	Godina upisa	Broj indeksa	Potpis	Broj poena

USLOVI TESTA

1. Trajanje testa 30 minuta.
2. Na svakom pitanju student može da dobije ili 0 poena za netačan odgovor ili 1 poen za tačan odgovor.
3. Nekompletni odgovori tretiraju se kao netačni.
4. Sva pitanja odnose se na procesor Micro Blaze.

1. Arhitektura procesora je
 - a) harvardska
 - b) von nojmanovaUkratko objasniti odgovor.

2. Širina magistrale podataka procesora je _____ bita i ona je _____ tipa.

3. Procesor memoriju može da vidi
 - a) samo kao 32-bitne lokacije
 - b) samo kao 8-bitne lokacije
 - c) i kao 8,16,32 –bitne lokacije

4. Da li procesor može da upisuje i čita 24-bitne reči u jednom magistralnom ciklusu?
 - a) Da
 - b) Ne

5. Opisati kako se adresiraju bajti u okviru jedne 32-bitne reči.

Procesor je

- a) big endian
- b) little endian

6. Prenos podataka preko magistrale je

- a) sinhron
- b) asinhron
- c) kvazisinhron

Ukratko objasniti odgovor. (Pogledati sliku 2.4, 2.5, 2.6)

7. Da li je moguće jednom instrukcijom upisati 32-bitni podatak na 16-bitni port na njegove dve sukcesivne memorijske lokacije. Ako nije, da li i kako se može to uraditi? Da li procesor ima „pravo“ dinamičko menjanje širine magistrale?

8. Da li Ready signal sme da bude stalno na nivou logičke 1.

- a) Da
- b) Ne

9. Od čega će zavisiati aktuelni vremenski parametri ciklusa na magistralama?

10. Ukratko opisati namenu OPB i FSL magistrala.